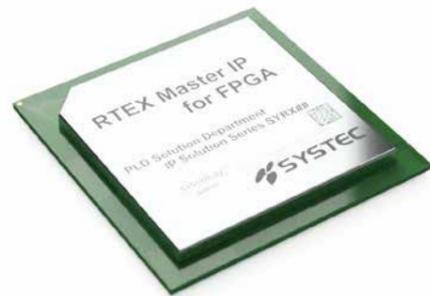


# FPGA向け マスター動作 通信 IP

## 通信ASIC MNM1221 (マスター動作)と 互換性のあるFPGA向けIP



- ライセンスは、プロジェクト形式となります。
- ロイヤリティー形式 (生産数量での変動) は未対応です。
- プロジェクトの定義は、製品=プロジェクトとなります。
- 製品内で FPGA の同一ファミリーを複数個使用する際は追加費用は不要です。

評価や開発に利用可能な各種ボードもご用意しています。

SY-OP-09 (FMC搭載 RTEX対応 PHYボード)



- ・ RTEX対応
- ・ FMC(LPC)搭載
- ・ 評価用7seg / Rotary-SW搭載

SY-CV-08 (Intel® Cyclone® V 搭載 FPGAボード)



- ・ FMC(LPC)搭載
- ・ PCIe(Gen1x1)使用可能
- ・ JTAGコネクタ経由の ARMデバッグが可能

IPラインナップ	
Intel® FPGA	Cyclone® V
Xilinx FPGA	Artix-7™

ラインナップについては今後も追加予定です。  
(上記に含まれないデバイスはお問い合わせください)

### 特長

#### 1 通信ASIC MNM1221 (マスター動作)と機能互換

MNM1221 のマスター動作と互換性があるため、ASIC からのポーティングおよび上流の開発が容易です。

#### 2 Soft-IPコアとしてネットリスト提供

ネットリストに合わせてサンプル環境をご提供しますので迅速に組み込みが可能です。また組み込みや周辺回路の設計を含むサポートなど、ご要望に応じて対応いたします。

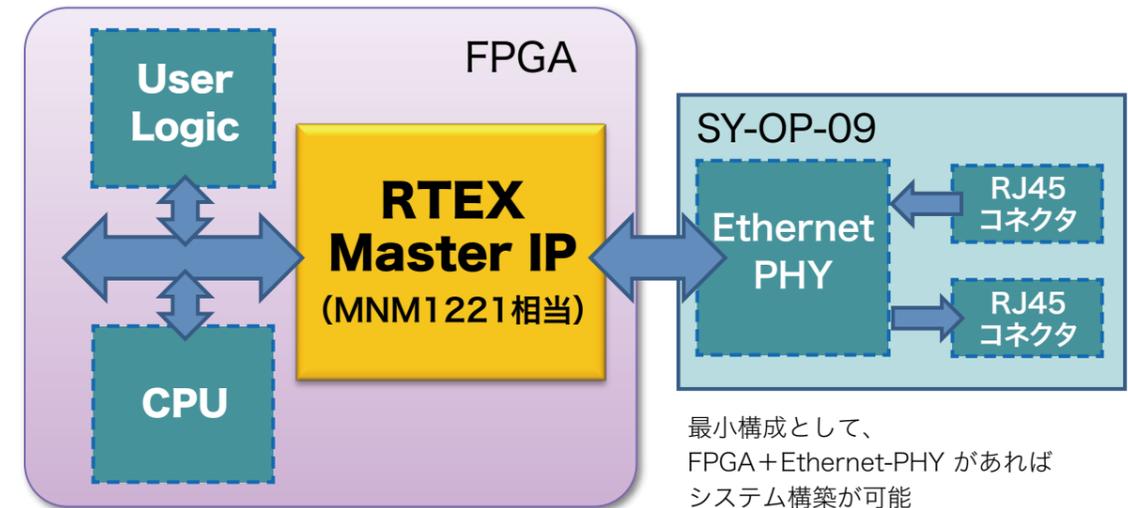
#### 3 FPGA内部CPUやユーザー回路との協調動作が可能

CPU やユーザー回路を同じ FPGA 内に実装可能となり、実装の効率化や各ファンクション間インターフェイスの高速化を実現可能です。また、FPGA のソフト CPU を用いたサンプルも付属しています。

#### 4 FPGAの特徴を生かしたシステム構築を実現

FPGA の利点でもある各種インターフェイス追加や周辺回路の組み込みなど、カスタマイズに柔軟に対応できます。

### システム構成図



### 評価環境例



SY-OP-09 (FMC搭載 RTEX対応 PHYボード)  
+ SY-CV-08 (Intel® Cyclone® V 搭載FPGAボード)

当社製品を組み合わせることで RTEX をコントロール可能な評価環境を実現可能です。

### その他

- 対応する FPGA については随時拡大中です。ご要望もお伺いいたしておりますのでお問い合わせください。
- IP 販売だけでなく、周辺を含んだ開発も行っております。

#### 販売エリア

- 日本  
日本国外への販売はお問い合わせください。

#### 対応言語

- Japanese ● English

#### 仕様など詳しくは

URL : <http://www.systec.co.jp/>



●お問い合わせ先: 株式会社システック

〒431-2103 静岡県浜松市北区新都田 1-9-9

TEL: 053-428-4303